

Сведения о ведущей организации
по диссертации **Филиппова Ильи Викторовича**
«Исследование и разработка систем программирования масштабируемых высокопроизводительных сетевых функций в облачных инфраструктурах»
по специальности 05.13.11 – «Математическое и программное обеспечение вычислительных машин, комплексов и компьютерных сетей»

Полное наименование организации в соответствии с уставом	Публичное акционерное общество «Институт электронных управляющих машин им. И.С. Брука»
Сокращенное наименование организации в соответствии с уставом	ПАО «ИНЭУМ им. И.С. Брука»
Место нахождения	г. Москва
Почтовый индекс, адрес организации	119334, Москва, ул. Вавилова, д. 24
Веб-сайт	http://www.ineum.ru
Телефон	8 (499) 135-44-49
Адрес электронной почты	ineum@ineum.ru
Список публикаций сотрудников ПАО «ИНЭУМ им. И.С. Брука» по теме диссертации соискателя в рецензируемых научных изданиях за последние 5 лет <i>(не менее 5 и не более 15 публикаций)</i>	
<ol style="list-style-type: none"> 1. Порошин П.А., Мешков А.Н., Черных С.В. Разработка симулятора, поддерживающего потактовый режим работы, на основе текущей версии функционального симулятора архитектуры «Эльбрус» // Вопросы радиоэлектроники, 2018, №2. 2. Kamkin A., Petrochenkov M. A Model-Based Approach to Design Test Oracles for Memory Subsystems of Multi-Core Microprocessors // Труды ИСП РАН, 2015, т. 27, вып. 3. 3. Бычков И.Н. Методология разработки элементов конструкции процессора и вычислительного модуля // Информационные технологии и вычислительные системы, 2015, №4. 4. Четверина О.А. Повышение производительности кода при однофазной компиляции // Программирование, 2016, №1. 5. Kutsevol V., Meshkov A., Ryzhov M., Frolov P. An approach to Direct Memory Access module verification // Труды ИСП РАН, 2015, т. 27, вып. 3. 6. Chetverina O. Procedures classification for optimizing strategy assignment // Труды ИСП РАН, 2015, т. 27, вып. 3. 7. Кожин А.С., Нейман-заде М.И., Тихорский В.В. Влияние подсистемы памяти восьмиядерного микропроцессора «Эльбрус-8С» на его производительность // Вопросы радиоэлектроники, сер. ЭВТ, 2017, №3. 8. Камкин А.С., Петроченков М.В. Метод построения тестового оракула для подсистемы памяти многоядерного микропроцессора на основе недетерминированной функциональной модели // Вопросы радиоэлектроники, сер. ЭВТ, 2015, вып. 1. 9. Фельдман В.М. Парамонов Н.Б. Вычислительные комплексы ряда «Эльбрус» для решения задач обнаружения и идентификации объектов // Радиотехника. 2016. №10. С. 80-87. 10. Melnichenko I., Kamkin A., Smolov S. An extended finite state machine-based approach to code coverage-directed test generation for hardware designs // Труды ИСП РАН, 2015, т. 27, вып. 3. 11. Ермолицкий А.В., Нейман-заде М.И., Четверина О.А., Маркин А.Л., Волконский В.Ю. Агрессивная инлайн-подстановка функций для VLIW-архитектур // Труды ИСП РАН. 2015. Т. 27. № 6. С. 189-198. 	

12. Куцевол В.Н., Мешков А.Н., Черных С.В. Методы оптимизации производительности программного моделирования многоядерных микропроцессоров с архитектурой «Эльбрус» // Вопросы радиоэлектроники, сер. ЭВТ, 2017, №3.
13. Недбайло Ю.А. Разработка сети на кристалле для перспективных многоядерных микропроцессоров // Труды МФТИ. 2017. № 9(2). С. 151-163.
14. Rusiaev R.M., Neiman-zade M.I., Ermolitsky A.V., Perekatov V.I., Volkonsky V.Y. Various buffer overflow detection means for Elbrus microprocessors: 9th International Conference on Engineering and Telecommunication, Ent 2016, Moscow, 29-30 ноября 2016 г.: Сб. тр. конференции – М.: Institute of Electrical and Electronics Engineers Inc., 2016 – С. 119-122.
15. Bocharov N., Sapachev I., Paramonov N. Implementation of algorithms of group control on Java language in os «Elbrus» environment: 1st International Scientific Conference convergent Cognitive Information Technologies, Convergent 2016, Moscow, 25-26 ноября 2016 г.: Сб. тр. конференции – М., 2016 – С. 108-114.
16. Ершова О.А., Гусев А.П., Андреев А.М. Организация межмашинного взаимодействия устройств сети с носимым айтрекером // Вопросы радиоэлектроники, 2018, №2.
17. Белянин И.В., Петраков П.Ю., Фельдман В.М. Функциональная организация и аппаратура сетевого взаимодействия модулей в вычислительном кластере на базе микропроцессоров с архитектурой «Эльбрус» // Вопросы радиоэлектроники, сер. ЭВТ, 2015, вып. 1.

«Верно»

Ученый секретарь
ПАО «ИНЭУМ им. И.С. Брука»
к.т.н., проф.



Красовский Виктор Евгеньевич

